

| | | | |
|---|--|---|-----------|
| CURSO: CIÊNCIA DA COMPUTAÇÃO | | CAMPUS: ALFENAS | |
| SEMESTRE: 2 | ANO: 2022 | C/H: 67 | AULAS: 80 |
| DISCIPLINA: ARQUITETURA DE COMPUTADORES | | | |
| PLANO DE ENSINO-APRENDIZAGEM | | | |
| OBJETIVOS DE APRENDIZAGEM: | | | |
| - Apresentar as noções básicas das arquiteturas de computador. | | | |
| - Descrever o funcionamento interno dos microprocessadores e os principais conceitos relacionados a microarquitetura e microprogramação. | | | |
| - Descrever os principais mecanismos envolvidos no funcionamento de um computador. | | | |
| EMENTA: Multiplex e Memórias. Histórico das Arquiteturas de Computadores. Microarquitetura e Microprogramação. Programação Assembler. | | | |
| METODOLOGIA: | Exposição Dialogada: SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/> | Estudo de caso: SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/> | |
| | Trabalho de grupo: SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/> | Seminário: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> | |
| | Debate: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> | Painel: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> | |
| | TBL: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> | Fórum/Chat: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> | |
| | PBL: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> | PBLe: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> | |
| | Aula invertida: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> | Tempestade Cerebral (Brainstorming): SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> | |
| | Mapa Conceitual: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> | Dramatização/ Role Play: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> | |
| RECURSOS AUXILIARES: | Computador: SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/> | AVA*: SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/> | |
| | Vídeos: SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/> | Atividades clínicas: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> | |
| | Projektor Multimídia: SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/> | Lousa: SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/> | |
| | Álbuns Seriados: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> | Internet: SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/> | |
| | Slides: SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/> | Laboratório: SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/> | |
| | Manequins: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> | Vídeo conferência: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> | |
| | Lousa Eletrônica: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> | Prancheta Digitalizadora: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> | |
| *Ambiente Virtual de Aprendizagem | | | |
| AVALIAÇÃO: | Discursiva: SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/> | Prática: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> | |
| | Múltipla escolha: SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/> | Trabalhos de pesquisa: SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/> | |
| | Oral: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> | | |
| BIBLIOGRAFIA BÁSICA: | | | |
| Tanenbaum, Andrew S.. Organização estruturada de com. 5. ed. Rio de Janeiro - RJ - Brasil: Prentice Hall do Brasil, 2007. | | | |
| Stallings, William. Arquitetura e organização de c - projeto para o desempenho. 8. ed. : Prentice Hall, 2010. | | | |
| Capuano, Francisco Gabriel. Elementos de eletrônica digita. 42. ed. São Paulo - SP - Brasil: Érica, 2019. Ebook. (1 recurso online). ISBN 9788536530390 Disponível em: . Acesso em: 28 de Julho de 2021. | | | |
| INTERNATIONAL JOURNAL OF SOFTWARE & HARDWARE RESEARCH IN ENGINEERING.. : . ISSN 2347-4890. <i>versão online.</i> Disponível em: http://www.ijshre.com/ .. Acesso em: 1 ago. 2022. | | | |
| BIBLIOGRAFIA COMPLEMENTAR: | | | |
| Monteiro, Mário A.. Introdução a organização de co. 5. ed. Rio de Janeiro - RJ - Brasil: LTC, 2007. | | | |
| Floyd, Thomas. Sistemas digitais - fundamentos e aplicações. 9. ed. Porto Alegre - RS - Brasil: Bookman, 2011. Ebook. (1 recurso online). ISBN 9788577801077 Disponível em: . Acesso em: 28 de Julho de 2021. | | | |
| Weber, Raul Fernando. Fundamentos de arquitetura de. 4. ed. Porto Alegre - RS - Brasil: Bookman, 2012. Ebook. (1 recurso online). ISBN 9788540701434 Disponível em: . Acesso em: 28 de Julho de 2021. | | | |
| Paixão, Renato Rodrigues. Arquitetura de computadores - PCs. São Paulo - SP - Brasil: Érica, 2014. Ebook. (1 recurso online). ISBN 9788536518848 Disponível em: . Acesso em: 28 de Julho de 2021. | | | |
| Delgado, José. Arquitetura de computadores. 5. ed. Rio de Janeiro - RJ - Brasil: LTC, 2017. Ebook. (1 recurso online). ISBN 9788521633921 Disponível em: . Acesso em: 28 de Julho de 2021. | | | |
| THE WORLD OF COMPUTER SCIENCE AND INFORMATION TECHNOLOGY. : ISSN 2221-0741. <i>versão online.</i> Disponível em: http://wcsit.org/ .. Acesso em: 1 ago. 2022. | | | |

| | | | |
|---|-----------|-----------------|-----------|
| SEMESTRE: 2 | ANO: 2022 | C/H: 67 | AULAS: 80 |
| CURSO: CIÊNCIA DA COMPUTAÇÃO | | CAMPUS: ALFENAS | |
| DISCIPLINA: ARQUITETURA DE COMPUTADORES | | | |
| PLANO DE ENSINO-APRENDIZAGEM | | | |
| CONTEÚDOS | | | |
| 1 - Multiplex e Memórias 1.1 Circuitos Multiplex e Demultiplex 1.2 Memórias RAM 1.3 Memórias ROM 1.4 Memórias Cache 3 -Microarquitetura e Microprogramação 3.1 Registradores 3.2 Unidade Lógica e Aritmética 3.3 Deslocadores 3.4 Decodificadores, 3.5 Multiplexadores 3.6 Clock 3.7 Exemplo de Micromáquina: Unidade de Controle, Sequenciamento de Microinstruções, Microinstruções. 3.8 Microcódigo e Linguagem de Máquina. 4 Programação Assembler 4.1 Registradores 4.2 Segmentação de Memória 4.3 Conjunto de Instruções 4.4 Interrupções | | | |