

CURSO: CIÊNCIA DA COMPUTAÇÃO/N	SEMESTRE: 1	ANO: 2018	C/H: 67	AULAS: 80		
DISCIPLINA: ARQUITETURA DE COMPUTADORES						
PLANO DE ENSINO						
OBJETIVOS: - Apresentar os históricos e as noções básicas das arquiteturas de computador. - Descrever o funcionamento interno dos microprocessadores e os principais conceitos relacionados a microarquitetura e microprogramação. - Descrever os principais mecanismos envolvidos no funcionamento de um computador.						
EMENTA: Multiplex e Memórias. Histórico das Arquiteturas de Computadores. Classificação das Arquiteturas de Computadores. Microarquitetura e Microprogramação. Microprocessadores da família iAPX 86/88 da INTEL. Programação Assembler.						
METODOLOGIA: <table style="width: 100%; border: none;"> <tr> <td style="width: 50%; vertical-align: top;"> Exposição Dialogada: SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/> Trabalho de grupo: SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/> Debate: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> TBL: SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/> PBL: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> Aula invertida: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> Mapa Conceitual: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> </td> <td style="width: 50%; vertical-align: top;"> Estudo de caso: SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/> Seminário: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> Painel: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> Fórum/Chat: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> PBLe: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> Tempestade Cerebral (Brainstorming): SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> Dramatização/ Role Play: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> </td> </tr> </table>					Exposição Dialogada: SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/> Trabalho de grupo: SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/> Debate: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> TBL: SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/> PBL: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> Aula invertida: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> Mapa Conceitual: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/>	Estudo de caso: SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/> Seminário: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> Painel: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> Fórum/Chat: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> PBLe: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> Tempestade Cerebral (Brainstorming): SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> Dramatização/ Role Play: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/>
Exposição Dialogada: SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/> Trabalho de grupo: SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/> Debate: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> TBL: SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/> PBL: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> Aula invertida: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> Mapa Conceitual: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/>	Estudo de caso: SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/> Seminário: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> Painel: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> Fórum/Chat: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> PBLe: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> Tempestade Cerebral (Brainstorming): SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> Dramatização/ Role Play: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/>					
RECURSOS AUXILIARES: <table style="width: 100%; border: none;"> <tr> <td style="width: 50%; vertical-align: top;"> Computador: SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/> Vídeos: SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/> Projetor Multimídia: SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/> Álbuns Seriadados: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> Slides: SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/> Manequins: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> Lousa Eletrônica: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> </td> <td style="width: 50%; vertical-align: top;"> AVA*: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> Atividades clínicas: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> Lousa: SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/> Internet: SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/> Laboratório: SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/> Vídeo conferência: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> Prancheta Digitalizadora: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> </td> </tr> </table> <p>*Ambiente Virtual de Aprendizagem</p>					Computador: SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/> Vídeos: SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/> Projetor Multimídia: SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/> Álbuns Seriadados: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> Slides: SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/> Manequins: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> Lousa Eletrônica: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/>	AVA*: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> Atividades clínicas: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> Lousa: SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/> Internet: SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/> Laboratório: SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/> Vídeo conferência: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> Prancheta Digitalizadora: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/>
Computador: SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/> Vídeos: SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/> Projetor Multimídia: SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/> Álbuns Seriadados: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> Slides: SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/> Manequins: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> Lousa Eletrônica: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/>	AVA*: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> Atividades clínicas: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> Lousa: SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/> Internet: SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/> Laboratório: SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/> Vídeo conferência: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> Prancheta Digitalizadora: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/>					
AVALIAÇÃO: <table style="width: 100%; border: none;"> <tr> <td style="width: 50%; vertical-align: top;"> Discursiva: SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/> Múltipla escolha: SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/> Oral: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> </td> <td style="width: 50%; vertical-align: top;"> Prática: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> Trabalhos de pesquisa: SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/> </td> </tr> </table>					Discursiva: SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/> Múltipla escolha: SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/> Oral: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/>	Prática: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> Trabalhos de pesquisa: SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/>
Discursiva: SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/> Múltipla escolha: SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/> Oral: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/>	Prática: SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/> Trabalhos de pesquisa: SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/>					
BIBLIOGRAFIA BÁSICA: TANENBAUM, Andrew S. Organização Estruturada de Computadores . 3. ed. Rio de Janeiro: LTC, 2006. IDOETA, Ivan V ; CAPUANO Francisco G. Elementos de Lógica Digital . 24. ed. São Paulo: Érica, 2007. STALLINGS, Willian. Arquitetura e Organização de Computadores . São Paulo: Prentice Hall, 2002. TANENBAUM, Andrew S. Organização Estruturada de Computadores . 3. ed. Rio de Janeiro: LTC, 2006. IDOETA, Ivan V ; CAPUANO Francisco G. Elementos de Lógica Digital . 24. ed. São Paulo: Érica, 2007. STALLINGS, Willian. Arquitetura e Organização de Computadores . São Paulo: Prentice Hall, 2002.						
BIBLIOGRAFIA COMPLEMENTAR: MALVINO, ALBERT PAUL. MICROCOMPUTADORES E MICROPROCESSADORES . São Paulo: MCGRAW HILL, 1985. MONTEIRO, M A. Introdução à Organização de Computadores . 4. ed. Rio de Janeiro: LTC, 2002. FLOYD, T. Sistemas Digitais - Fundamentos e Aplicações . 4. ed. Rio de Janeiro: LTC, 2002. WEBER, R F. Fundamentos de Arquitetura de Computadores . Porto Alegre: Bookman, 2008. D'AMORE, R. VHDL Descrição e Síntese de Circuitos Digitais . Riode Janeiro: LTC, 2005. MALVINO, ALBERT PAUL. MICROCOMPUTADORES E MICROPROCESSADORES . São Paulo: MCGRAW HILL, 1985. MONTEIRO, M A. Introdução à Organização de Computadores . 4. ed. Rio de Janeiro: LTC, 2002. FLOYD, T. Sistemas Digitais - Fundamentos e Aplicações . 4. ed. Rio de Janeiro: LTC, 2002. WEBER, R F. Fundamentos de Arquitetura de Computadores . Porto Alegre: Bookman, 2008. D'AMORE, R. VHDL Descrição e Síntese de Circuitos Digitais . Riode Janeiro: LTC, 2005.						



UNIFENAS

Universidade José do Rosario Vellano
Reconhecida pela Portaria do MEC n.º 605 de 13/12/88
Publicada no D.O.U. em 15/12/88

CURSO: CIÊNCIA DA COMPUTAÇÃO/N	SEMESTRE: 1	ANO: 2018	C/H: 67	AULAS: 80
DISCIPLINA: ARQUITETURA DE COMPUTADORES				
PLANO DE ENSINO				
CONTEÚDOS				
<p>1 - Multiplex e Memórias 1.1 Circuitos Multiplex e Demultiplex 1.2 Memórias RAM 1.3 Memórias ROM</p> <p>2 - Histórico das Arquiteturas de Computadores 2.1 Os Primeiros Computadores, As Máquinas de Primeira, Segunda, Terceira e Quarta Geração</p> <p>3 - Classificação das Arquiteturas de Computadores 3.1 Principais Componentes de um Computador 3.2 Unidade Lógica e Aritmética, Seção de Registros e Unidade de Controle 3.3 Classificação Flynn 3.4 Pipeline, Máquina Vetorial, Array Processor</p> <p>4 – Microarquitetura e Microprogramação 4.1 Registradores 4.2 Unidade Lógica e Aritmética 4.3 Deslocadores 4.4 Decodificadores, 4.5 Multiplexadores 4.6 Clock 4.7 Exemplo de Micromáquina: Unidade de Controle, Seqüenciamento de Microinstruções, Microinstruções. 4.8 Microcódigo e Linguagem de Máquina.</p> <p>5 – Microprocessadores da família iAPX 86/88 da INTEL 5.1 Arquitetura Interna 5.2 Endereçamento de Memória 5.3 Registradores</p> <p>6 - Programação Assembler 6.1 Conjunto de Instruções 6.2 Montador Assembler 6.3 Interrupções do BIOS e DOS 6.4 Variáveis 6.5 Funções</p>				