

CURSO: CIÊNCIA DA COMPUTAÇÃO/N	SEMESTRE: 1	ANO: 2017	C/H: 33	AULAS: 40
DISCIPLINA: ORGANIZAÇÃO DE COMPUTADORES I				
<b>PLANO DE ENSINO</b>				
OBJETIVOS:				
<ul style="list-style-type: none"> <li>- Descrever a estrutura básica de um Sistema de Computação.</li> <li>- Especificar a estrutura física de um micro-computador.</li> <li>- Explicar a estrutura lógica da memória e periféricos de armazenamento de dados.</li> </ul>				
EMENTA: Organização do Hardware. Console (teclado e monitor de vídeo). Memória: conceitos, tipos, taxas de transferência, organização, estrutura, representação de dados, memória de vídeo. Barramentos. Processadores. Periféricos de entrada e saída.				
METODOLOGIA:	Exposição Dialogada:	SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/>	Estudo de caso:	SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/>
	Trabalho de grupo:	SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/>	Seminário:	SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/>
	Debate:	SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/>	Painel:	SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/>
	TBL:	SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/>	Fórum/Chat:	SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/>
	PBL:	SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/>	PBL:	SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/>
	Aula invertida:	SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/>	Tempestade Cerebral (Brainstorming)	SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/>
	Mapa Conceitual:	SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/>	Dramatização/ Role Play	SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/>
RECURSOS AUXILIARES:	Computador:	SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/>	AVA*:	SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/>
	Vídeos:	SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/>	Atividades clínicas:	SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/>
	Projektor Multimídia:	SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/>	Lousa:	SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/>
	Álbuns Seriadados:	SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/>	Internet:	SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/>
	Slides:	SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/>	Laboratório:	SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/>
	Manequins:	SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/>	Vídeo conferência:	SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/>
	Lousa Eletrônica:	SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/>	Prancheta Digitalizadora:	SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/>
*Ambiente Virtual de Aprendizagem				
AVALIAÇÃO:	Discursiva:	SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/>	Prática:	SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/>
	Múltipla escolha:	SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/>	Trabalhos de pesquisa:	SIM <input checked="" type="checkbox"/> NÃO <input type="checkbox"/>
	Oral:	SIM <input type="checkbox"/> NÃO <input checked="" type="checkbox"/>		
BIBLIOGRAFIA BÁSICA:				
MONTEIRO, Mário A. <b>Introdução à Organização de Computadores</b> . 5. ed. Rio de Janeiro: LTC, 2007.				
STALLINGS, W. <b>Arquitetura e Organização de Computadores</b> . 5a. ed. São Paulo: Prentice Hall, 2010.				
TANENBAUM, A S. <b>Organização Estruturada de Computadores</b> . 5a. ed. São Paulo: Pearson Education, 2007.				
DIAS, A M. <b>Organização de Computadores I</b> . 2014. Disponível em: < <a href="http://www.unifenas.br/~amdias">http://www.unifenas.br/~amdias</a> >. Acesso em: 1 fev. 2016.				
BIBLIOGRAFIA COMPLEMENTAR:				
LARUS, J R; DAVID, A; JOHN, L. <b>Organização e Projeto de Computadores</b> . 1. ed. Rio de Janeiro: LTC, 2000.				
CAPRON, H L; JOHNSON, J A. <b>Introdução à Informática</b> . 8. ed. Rio de Janeiro: LTC, 2008.				
PATTERSON, D A; HENNESSY, J L. <b>Organização e Projeto de Computadores</b> . 2. ed. Rio de Janeiro: LTC, 2005.				
TORRES, G. <b>Hardware</b> . 4. ed. Rio de Janeiro: Axcel Books, 2001.				
SILVA, R S. <b>Arquitetura de memória multicanal - uma introdução</b> . 2012. Disponível em: < <a href="http://www.dcce.ibilce.unesp.br/~aleardo/cursos/arqcomp/artigos/Rafael.pdf">http://www.dcce.ibilce.unesp.br/~aleardo/cursos/arqcomp/artigos/Rafael.pdf</a> >. Acesso em: 29 jan. 2013.				

CURSO: CIÊNCIA DA COMPUTAÇÃO/N	SEMESTRE: 1	ANO: 2017	C/H: 33	AULAS: 40
DISCIPLINA: ORGANIZACAO DE COMPUTADORES I				
<b>PLANO DE ENSINO</b>				
<b>CONTEÚDOS</b>				
<p>1. Organização do Hardware</p> <p>1.1 Console</p> <p>1.1.1 Teclado</p> <p>1.1.2 Monitor de Vídeo: Características técnicas do Monitor de Vídeo; Cálculos de largura de banda e dot clock.</p> <p>2. Memória: Conceito de BIT; Tipos de memória; Memória RAM: tempo de acesso, taxas de transferência.</p> <p>2.1 Organização da memória RAM: Endereços, Tamanho dos endereços, Capacidade, último endereço.</p> <p>2.2 Estrutura da memória RAM: Clássica (Convencional, XMS, EMS); Atual. Memória cache.</p> <p>2.3 Representação de dados na Memória RAM: caracteres, inteiros, reais. Padrão IEEE 754.</p> <p>2.4 Memória de Vídeo</p> <p>3. Barramentos: Barra de Dados, Barra de Endereços, Barra de Controle, AGP, Padrão PCI</p> <p>4. Processadores: Características Técnicas, Tecnologia Core. Placa-mãe.</p> <p>5. Periféricos de Entrada e Saída</p> <p>5.1 Disco Rígido: Estrutura física, Estrutura lógica, Fragmentação, Compactação.</p> <p>5.2 CD e DVD : estrutura e características técnicas, modos de leitura e escrita.</p> <p>5.3 Unidades de Fita magnética</p> <p>5.4 Portas Seriais e Paralelas</p> <p>5.5 Porta USB</p>				